

# **GDK-FPII/100**

## **Instalación**

# ÍNDICE

- FPII:
  - Switches MPB
  - Conectores MPB
  - FPII: LEDs de la MPB
- GDK-100:
  - Switches de la MPB
  - Interconexión de bastidores
- FPII: tarjetas RDSI
- GDK-100: tarjetas RDSI

# ÍNDICE

- **FP11:**
  - **Switches MPB**
  - **Conectores MPB**
  - **FP11: LEDs de la MPB**
- **GDK-100:**
  - Switches de la MPB
  - Interconexión de bastidores
- **FP11: tarjetas RDSI**
- **GDK-100: tarjetas RDSI**

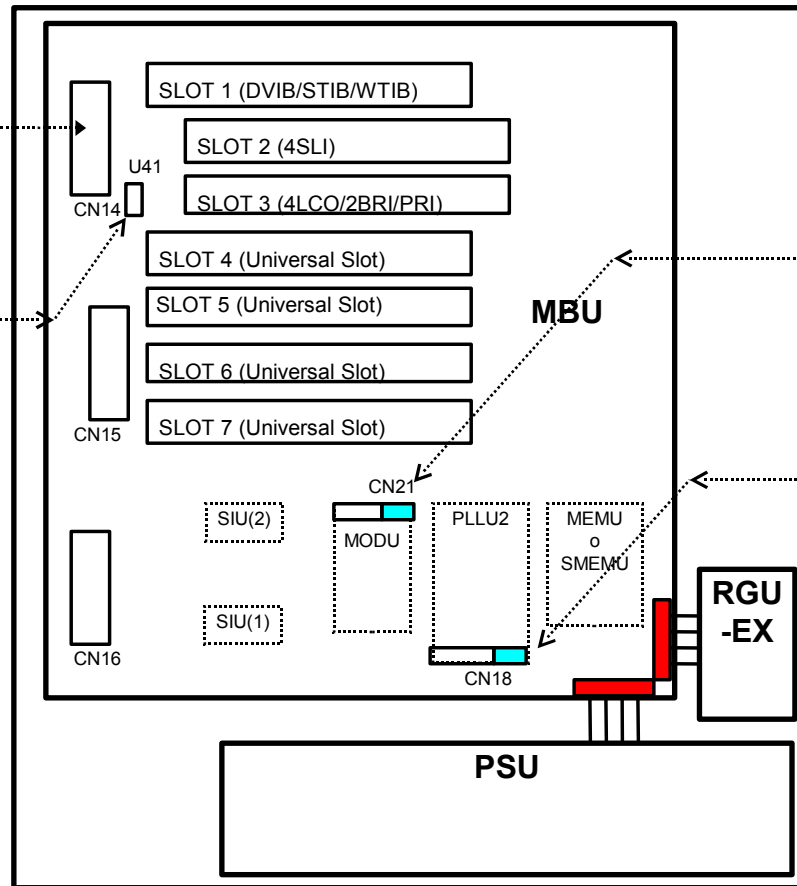
# FPII: switches MPB

Switch	Función	OFF	ON	Debe estar
<b>SW1-1</b>	Control de acceso a la programación	Deshabilitado	Habilitado	ON
<b>SW1-2</b>	Control de trazas	Habilitado	Deshabilitado	ON
<b>SW1-3</b>	SMDI (Buzón de voz)	Habilitado	Deshabilitado	ON
<b>SW1-4</b>	Programación por defecto	Deshabilitado	Habilitado	ON (1ª vez) OFF (guardar datos)
<b>SW3</b>	Activar batería litio: guardar memoria	Desactivada	Activada	ON (antes instalación)
<b>SW2</b>	Reset de CPU	-	-	

# FPII: conectores MPB

**4SLI, MBU:**  
extensiones, y  
relés de  
contacto

Para PFTU  
externo



Insertar puente de  
cortocircuito cuando  
instalemos SIU(2)

Insertar puente de  
cortocircuito cuando  
PLLU2 no esté  
instalada

# FPII: conectores MPB (II)

Conector	Función	Comentario
<b>CN5</b>	Conexión RGU	
<b>CN6</b>	Conexión Alimentación DC	
<b>CN7~ CN13</b>	Conexión tarjetas de función en slots 1~7	
<b>CN14</b>	Conexión de puertos básica y relés de contacto	MBU y Slot 2 (4SLI)
<b>CN15</b>	Conexión de líneas	
<b>CN16</b>	Conexión de puertos de expansión	Slot 3~7
<b>CN17, CN18</b>	PLLU2. Si no existe: cortocircuitar pin #12 y #13 CN18	Necesario con RDSI

# FPII: conectores MPB (III)

Conector	Función	Comentario
<b>CN19</b>	SIU(2)	Para conectar 2 puertos serie: pin cortocircuito en #1 y #2 del CN21 (MODU)
<b>CN24</b>	SIU(1)	
<b>CN20, CN21</b>	MODU	
<b>CN22,23</b>	Conexión SMEMU	
<b>CN41</b>	Conexión señal de control PFTU	
<b>PJ1</b>	Conector RCA para megafonía externa	Rojo, entrada/salida
<b>PJ2</b>	Conector RCA para fuente de música externa	Azul, entrada

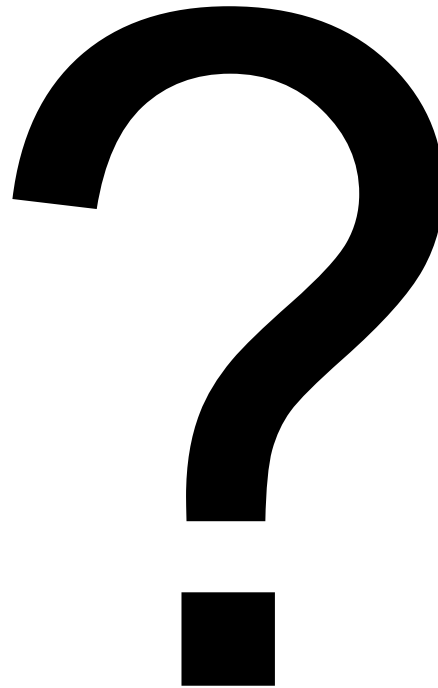
# Conectores MPB: CN14, CN15 y CN16

- Básicamente, el conector **CN14** se utiliza para la conexión de recursos del sistema y de extensiones específicas:
  - 6 extensiones específicas de la MBU
  - 4 extensiones analógicas de la tarjeta 4SLI del slot 2
  - 2 puertos de contactos de relé
  - 1 puerto de detección de alarma
  - 1 puerto externo de control de PFTU



# FPII: LEDs de la MPB

- **LED1:** muestra el funcionamiento del software del sistema. Cadencia de 100ms
- **LED2:** se encenderá durante el procesamiento de eventos
- **LED3:** se encenderá / apagará cuando estén en marcha tareas de conmutación
- **LED4:** indica el estado de los terminales digitales
  - **ON:** al menos un puerto de los seis está ocupado
  - **OFF:** los 6 puertos de terminales digitales están inactivos



# ÍNDICE

- FP11:
  - Switches MPB
  - Conectores MPB
  - FP11: LEDs de la MPB
- **GDK-100:**
  - **Switches de la MPB**
  - **Interconexión de bastidores**
- FP11: tarjetas RDSI
- GDK-100: tarjetas RDSI

# GDK-100: switches de la MPB

Switch	Función	OFF	ON	Debe estar
<b>SW2-1</b>	Control de acceso a la programación	Deshabilitado	Habilitado	ON
<b>SW2-2</b>	CTS de RS232	Habilitado	Deshabilitado	
<b>SW2-3</b>	Traza de eventos	Habilitado	Deshabilitado	
<b>SW2-4</b>	Sin utilizar	-	-	-
<b>SW2-5</b>	SMDI	SMDI ON	SMDI OFF	ON
<b>SW2-6</b>	Sin utilizar	-	-	-
<b>SW2-7</b>	Traceo de la tarjeta	Habilitado	Deshabilitado	
<b>SW2-8</b>	Programación por defecto	Deshabilitado	Habilitado	<b>ON (1ª vez)</b> OFF (guardar datos)

# GDK-100: switches de la MPB (II)

Switch/Conector	Funciones	Comentarios
<b>SW1</b>	Reset de la CPU	
<b>SW3</b>	Batería de Litio para protección memoria: ON/OFF	[1]
<b>CONN5, CONN6</b>	Conexión PLLU	RDSI [2]
<b>CONN7, CONN8</b>	Conexión SMEMU	
<b>CONN9, CONN10</b>	Conexión MODU	
<b>RS1</b>	Interfaz serie RS232C	Acceso del sistema [3]

[1] Antes de insertar MPB en BKSU, pondremos SW3 ON e instalaremos las tarjetas adicionales precisas sobre la MPB

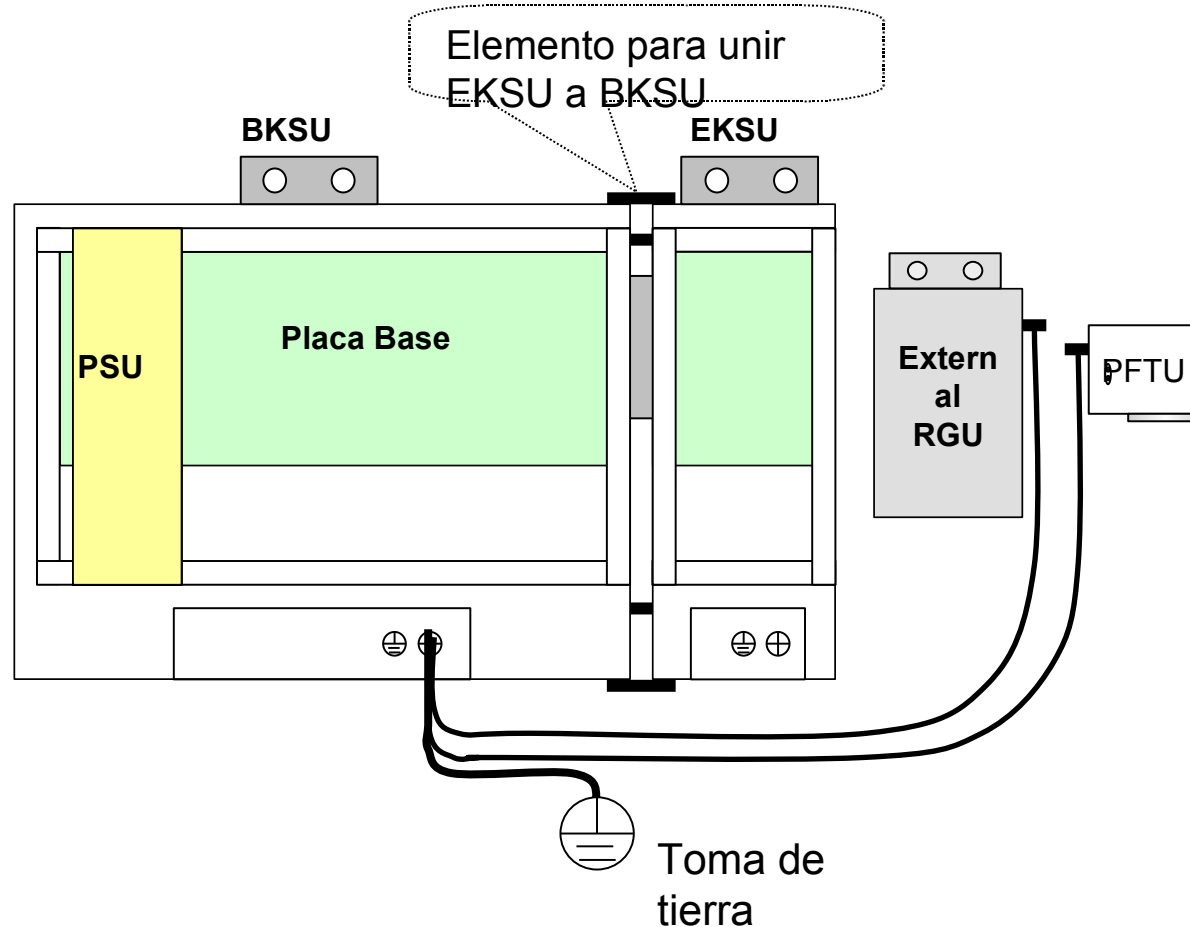
[2] Si no instalamos PLLU, pondremos el puente de cortocircuito en los contactos 12 y 13 del CONN5

[3] Cable RS-232 módem (directo), hembra-hembra. Igual para todas las GDK

# GDK-100: switches de la MPB (III)

- La **asignación de slots** será automática si el SW2-8 está a ON (programación por defecto)
- **1ª programación de la central:** necesitamos una Tarjeta DTIB12 o DSIB en el slot 1 (izquierdo) y un teléfono digital específico con display conectado al primer puerto de la tarjeta

# GDK-100: interconexión de bastidores







# ÍNDICE

- FPII:
  - Switches MPB
  - Conectores MPB
  - FPII: LEDs de la MPB
- GDK-100:
  - Switches de la MPB
  - Interconexión de bastidores
- **FPII: tarjetas RDSI**
- GDK-100: tarjetas RDSI

# GDK-FPII: STIB

- **LEDS:**

Nº	Función	Estado
<b>LD1</b>	Estado de la Línea 1	Rojo: Error // Verde: Sincronizada // Apagado: No está siendo utilizada
<b>LD2</b>	Estado de la Línea 2	Rojo: Error // Verde: Sincronizada // Apagado: No está siendo utilizada

# GDK-FPII: STIB (II)

- **SW1**: por defecto, todas las posiciones del switch están a OFF

Pin	Función	ON	OFF	Comentarios
1	No usado	-	-	
2	TEI	TEI Fijo (Pto-Pto)	<b>TEI Automat (Pto-Multipto)</b>	Elegir en función de la configuración
3	Traceo Capa 2	Habilitado	<b>Deshabilitado</b>	No lo usaremos
4	Traceo Capa 3	Habilitado	<b>Deshabilitado</b>	No lo usaremos

# GDK-FPII: STIB (II)

- **Conectores:**

Conector	Función	Comentario
CN1	Clock control OUT	Para multi-RDSI (1)
CN2	Clock control IN	Para multi-RDSI (1)
CN104	Interfaz serie	No lo usaremos

- Nota 1: CN1 y CN2 son usados para controlar la referencia de la señal de reloj cuando se insertan varias tarjetas RDSI (multi-RDSI)

# GDK-FPII: STIB (III)

Línea N°	RJ45	Selección modo S/T			Cambio en la asignación de los contactos		
		Switch	Todos a "T"	Todos a "S"	Conector	Todos a "T"	Todos a "S"
Línea 1	MJ1	SW2	T	S	CONN1	T	S
Línea 2	MJ2	SW3	T	S	CONN2	T	S

- Por defecto, todos los switches y conectores vienen puestos en posición "T". Los dos interfaces de líneas pueden ser usados como "S" o como "T" indistintamente

- Por programación definiremos el tipo de interfaz. Ejemplo:  
 PGM02 + BTN1 (COL): 05 **06** → 05: LCOB, 06: STIB  
 PGM02 + BTN2 (STA): **06** 04 → 06: STIB, 04: SLIB

# GDK-FPII: STIB (IV)

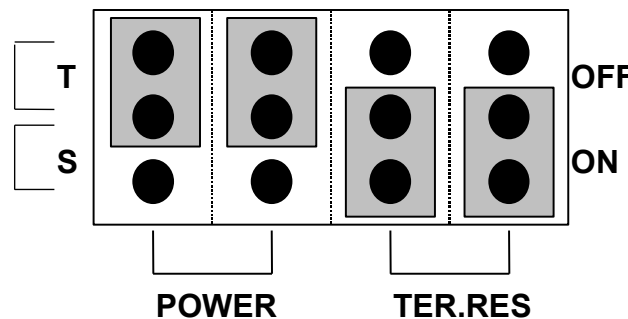
## • Terminación de línea / Alimentación:

Línea No	Resistencias de Terminación (2 pines en el lado derecho )			Alimentación (2 pines en el lado izquierdo)		
	Conector	ON	OFF	Conector	“S”	“T”
Línea 1	CONN3	Terminada	Abierta	CONN3	Alimentación	Abierta
Línea 2	CONN4	Terminada	Abierta	CONN4	Alimentación	Abierta

### CONN3/CONN4

⌋ Sin alimentación

⌋ Con alimentación



⌋ Resistencia de terminación NO conectada

⌋ Resistencia de terminación conectada

# GDK-FPII: PRI

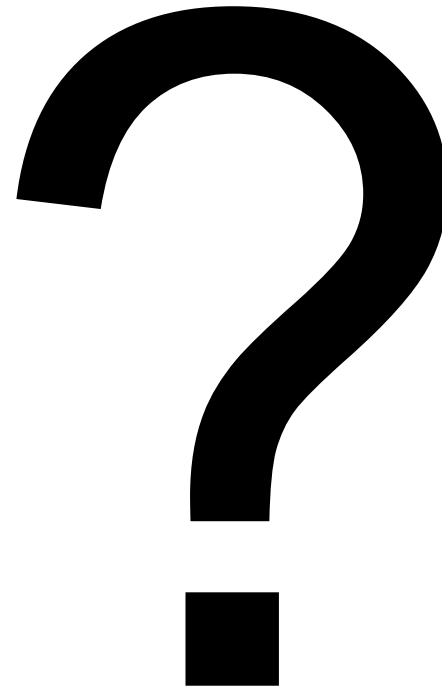
LED	Función	Estado		Comentario
		ON	OFF	
LD1	Pérdida de señal de la línea	LOS	Normal	Apagados en condiciones normales
LD2	AIS	Error alarma	Normal	
LD3	Error de alineación de trama	Error	Normal	
LD4	Error de multitrama	Error	Normal	
LD5	Error de CRC	Error	Normal	
LD6	Estado de la línea	En uso	Todos los canales libres	Verde en condiciones normales

# GDK-FPII: PRI (II)

- **SW1:** por defecto, a OFF los 4 pines. Sirven para habilitar traceos
  - Los dejaremos a OFF
  - Apagados en condiciones normales
- **Conectores:**

Conector/ Switch	Función	Comentario
<b>CN1</b>	Control del reloj de salida	Multi-RDSI
<b>MJ1</b>	RJ45 para la conexión de la línea PRI	





# ÍNDICE

- FP11:
  - Switches MPB
  - Conectores MPB
  - FP11: LEDs de la MPB
- GDK-100:
  - Switches de la MPB
  - Interconexión de bastidores
- FP11: tarjetas RDSI
- **GDK-100: tarjetas RDSI**

# GDK-100: STIB

- **LEDS:** 4 LEDS indican el funcionamiento de los accesos básicos:
  - Rojo: error
  - Verde: en uso
  - Apagado: no está siendo utilizado
- **SW1:** por defecto, todos a OFF

Pin	Función	ON	OFF	Comentarios
1	No usado	-	-	
2	TEI	TEI Fijo (Pto-Pto)	<b>TEI Automat (Pto-Multipto)</b>	Elegir en función de la configuración
3	Traceo Capa 2	Habilitado	<b>Deshabilitado</b>	No lo usaremos
4	Traceo Capa 3	Habilitado	<b>Deshabilitado</b>	No lo usaremos

# GDK-100: STIB (II)

- **Conectores:**

Conector	Función	Comentario
CON1	Interfaz serie	Para tracear
CON2	No se usa	
CON3	Clock control OUT	Para multi-RDSI (Nota 1)
CON4	Clock control IN	Para multi-RDSI (Nota 1)

➤ Nota 1: CON3 y CON4 son usados para controlar la referencia de la señal de reloj cuando se insertan varias tarjetas RDSI (multi-RDSI)

# GDK-100: STIB (III)

- Selección de Interfaz S o T:

Línea No	RJ45	Selección modo S/T			Resistencias de terminación		
		Switch	Todos a "T"	Todos a "S"	Switch	Todos a ON	Todos a OFF
Línea 1	CON8	SW4	T	S	SW9	Terminadas	Abiertas
Línea 2	CON7	SW3	T	S	SW8	Terminadas	Abiertas
Línea 3	CON6	SW2	T	S	SW7	Terminadas	Abiertas
Línea 4	CON5	SW5	T	S	SW6	Terminadas	Abiertas

Por defecto, todos los switches vienen puestos en posición "T" y las resistencias de terminación en posición ON

# GDK-100: PRI

LED	Función	Estado		Comentario
		ON	OFF	
LD1	Sincronización PLL	Error	Normal	Apagados en condiciones normales
LD2	Pérdida de señal de la línea	LOS	Normal	
LD3	AIS	Error alarma	Normal	
LD4	Error de alineación de trama	Error	Normal	
LD5	Error de Multitrama	Error	Normal	
LD6	Error de alarma remota	Error	Normal	
LD7	Error de CRC	Error	Normal	
LD8	Estado de la línea	En uso	Todos los canales libres	Verde en condiciones normales

# GDK-100: PRI (II)

- **SW1:** Por defecto tiene a OFF sus 4 pines. Sirven para habilitar traceos. Los dejaremos a OFF. Apagados en condiciones normales
- **Conectores:**

Conector	Función	Comentarios
CON1	Interfaz serie a 4 pines	Traceos
CON2	No lo usamos.	
CON3	Selección de modo NT (cerrado, para QSIG)/TE (abierto, normal, por defecto)	
CON5	Interfaz conector serie (9-pin RS232C, macho)	Traceos
CON6	Control del reloj de entrada	Para Multi-RDSI
CON7	Control del reloj de salida	
CON8	RJ45 para la conexión del primario	

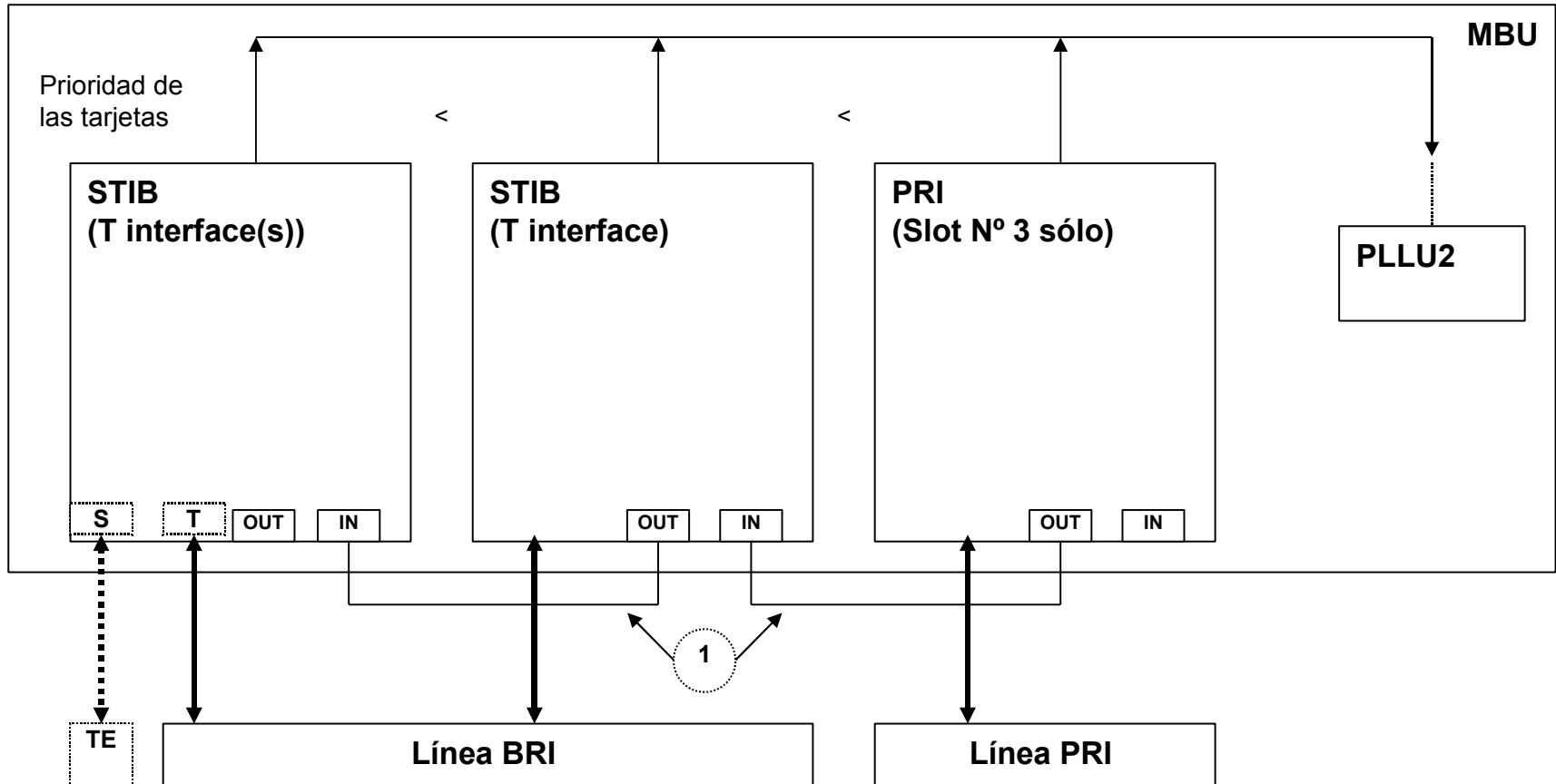


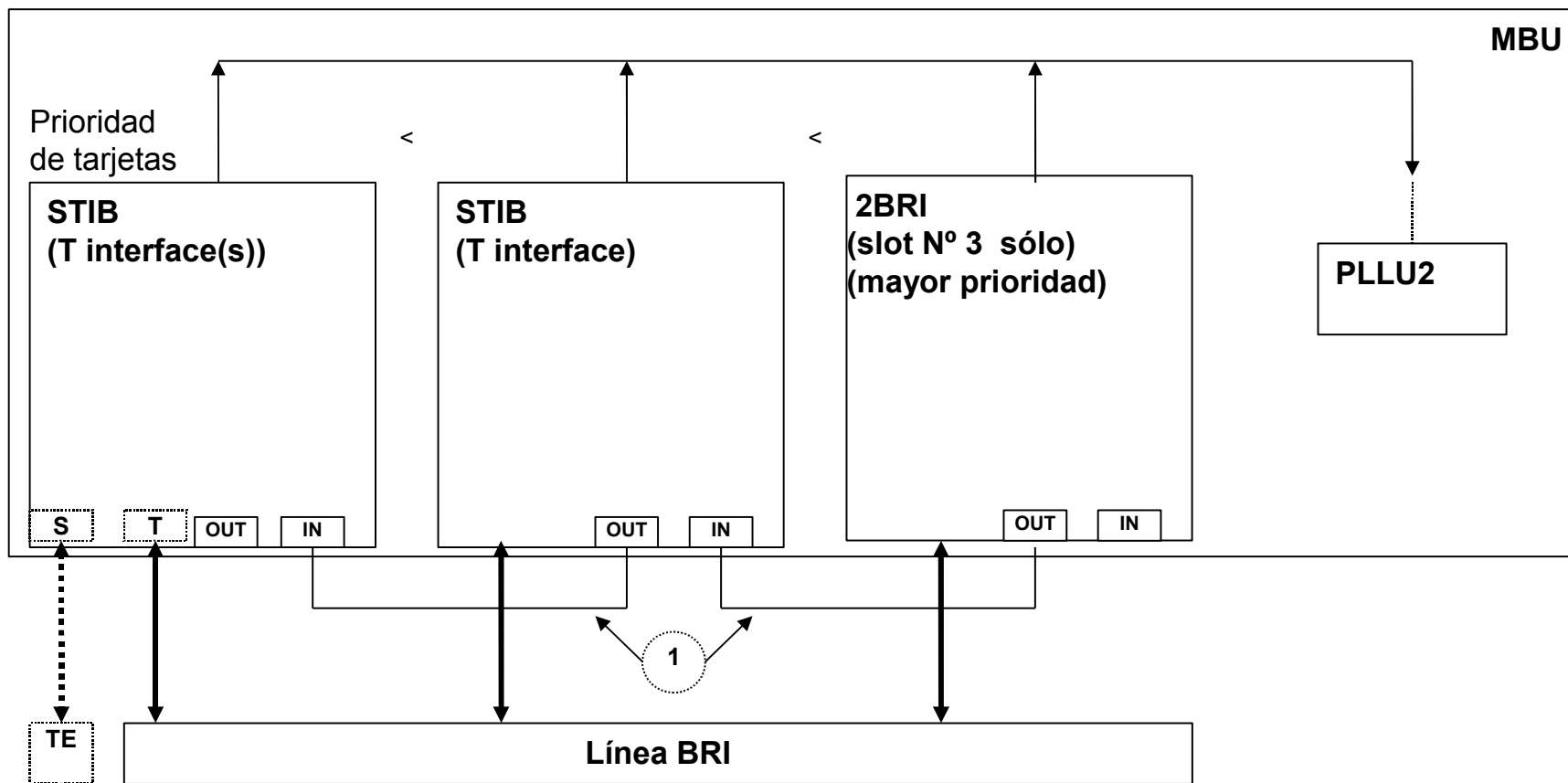


# Tarjetas RDSI: Reloj de sincronismo

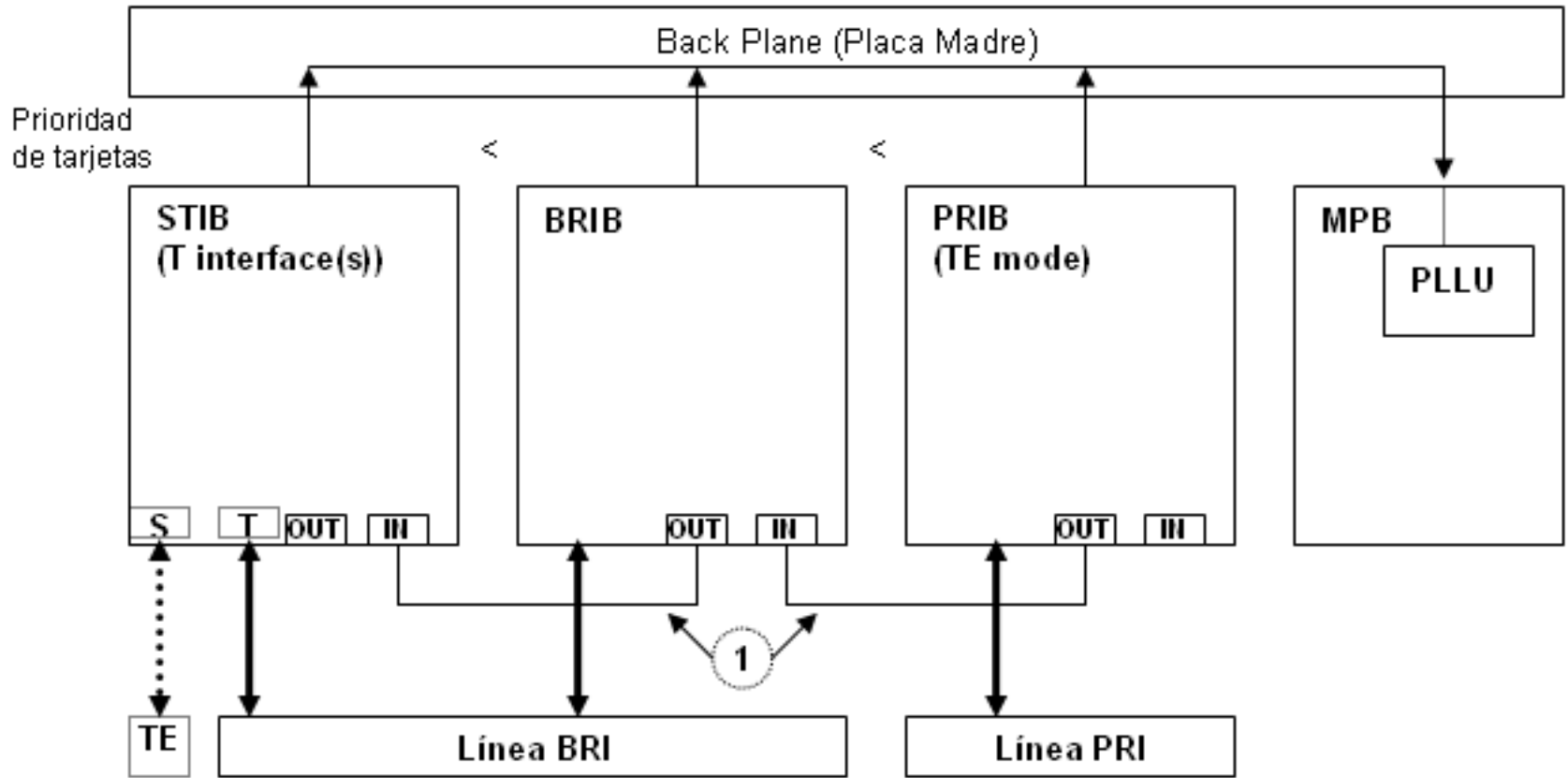
- Los sistemas GDK-FPII/100 permiten la instalación de varias tarjetas RDSI → cable de control de reloj
- Hay que considerar la prioridad de las tarjetas → si la línea de RDSI de la tarjeta con mayor prioridad está en estado de pérdida de señal (LOS) o falla el reloj, el reloj de sincronización del sistema se sustituirá desde el de la siguiente tarjeta de la cadena
- Si la PRIB se configura en modo maestro (NT), no es necesario el cable del reloj conectado a la PRIB

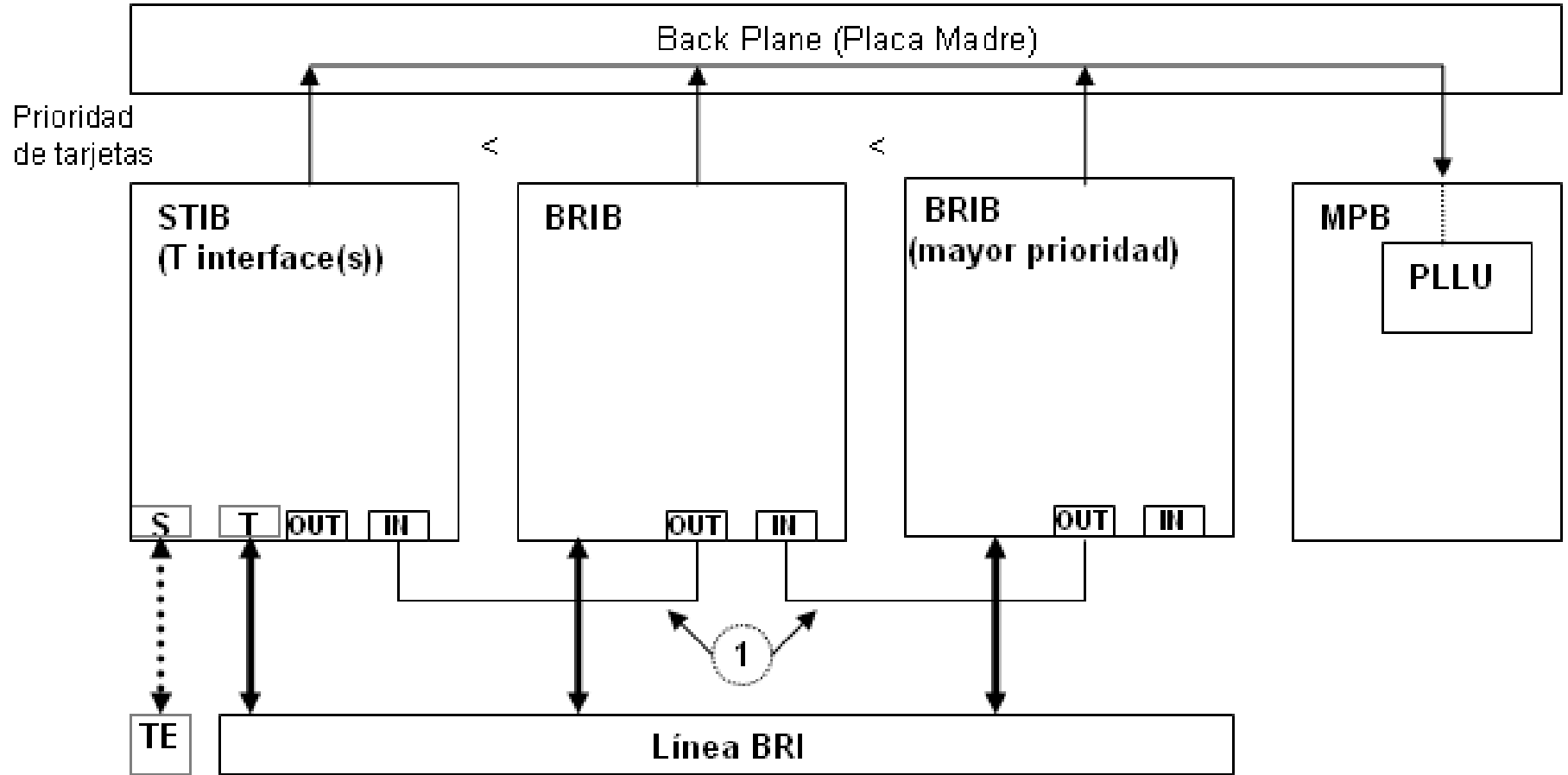
# Prioridad GDK-FPII

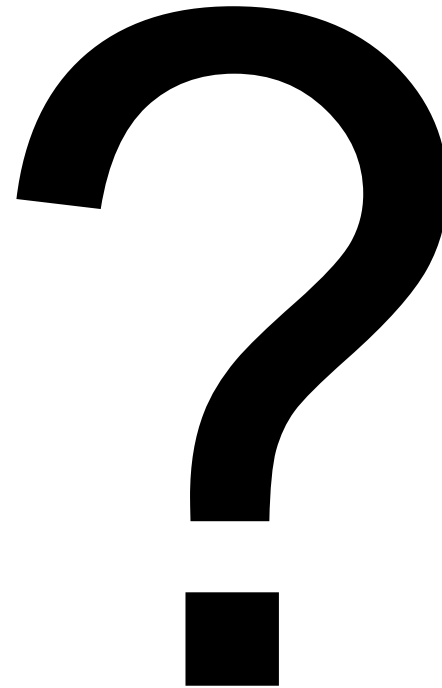




# Prioridad GDK-100







# GRACIAS POR SU ATENCIÓN

Vicent Gozalbes  
Soporte Técnico LG  
[vgozalbes@datalux-spain.com](mailto:vgozalbes@datalux-spain.com)

Elena Casado  
Soporte Técnico LG  
[ecasado@datalux-spain.com](mailto:ecasado@datalux-spain.com)

**Datalux Spain S.A.**  
[www.datalux-lg.com](http://www.datalux-lg.com)  
[www.datalux-spain.com](http://www.datalux-spain.com)